特許協力条約

発信人 日本国特許庁 (国際調査機関)

代理人					
新居 広守	1				
	(株				
あて名 〒532-0011 日本国大阪府大阪市淀川医西中島 3丁目1: 母2 5 分 新大阪末広センタービル3F 新居国際特許事		PCT 国際認定股間の見解者 (法協行規則第 40 条の 2) [PCT規則 43 の 2. 1]			
器所內		発送日 (日.月.年)	10.05.2005		
出願人又は代理人 の書類記号 P36710-P0		今後の手続きについては、下記2を参照すること。			
国際出願番号 PCT/JP2005/004966	国際出頭日 (日.月.年) 18.03.2005		優先日 (日.月.年) 15.04.2004		
国際特許分類(1 P C)Int.Cl ⁷ 606F12/02, 13/28, 606T7/20, 'HO4NS/901', 7/32					
出願人 (氏名又は名称) 松下電器産業株式会社					

- 1. この見解書は次の内容を含む。
 - ▽ 第1欄 見解の基礎
 - 第1個 使先権
 - □ 第Ⅲ棚 新規性、進歩性又は産業上の利用可能性についての見解の不作成
 - □ 策IV欄 至明の単一件の欠如
 - ▽ 第V棚 PCT規則43の2.1(a)(j)に規定する新規性、進歩性又は産業上の利用可能性についての見解、 それを駆付けるための文献及び説明
 - 「 家VI欄 ある種の引用文献
 - 「 第VI欄 国際出願の不備
 - ▼ 第四欄 国際出版に対する意見

2. 今後の手続き

国際予備審査の請求がされた場合は、出願人がこの国際調査機関とは異なる国際予備審査機関を管択し、かつ、その国 原予備審査機能がPC丁類 66.1 の 260 均度に基づいて国際調査機関の見解等を国際予備審造規則の具務は入なさ ない音を国際形態別に適めしていた場合を除いて、この見格すば同様予審変表徴節の最初の見等なとなされたもの名

この免解器が上記のように国野予部審査機関の見解書とみたされる場合、核式PCT/ISA/220を逆付した日か 63月又は億先日から22月のうちいずれか遅く請すする期限が延過するまでに、出頭人は国際予備審査機関に、選当 な場合は補正書とともに、答弁変を提出することができる。

さらなる選択肢は、様式PCT/ISA/220を参照すること。

3. さらなる詳細は、様式PCT/ISA/220の備考を参照すること。

見解書を作成した日 12.04.2005			
名称及びあて先 日本国特許庁(ISA/JP) 郵収務号100-8915 東京部千仲田区環が関三丁自4番3号	特許庁審査官(権限のある職員) 液谷 光一 電話番号 03-3581-1101 i	5 N 内線 3 5	3135 86

第1機 見解の基礎

- 1. この見解書は、下記に示す場合を除くほか、国際出願の言語を基礎として作成された。
- この国際出類で開示されかつ請求の範囲に係る発明に不可欠なヌクレオチド又はアミノ酸配列に関して、 以下に基づき見解音を作成した。

□ 配列器に関連するテーブル

b. フォーマット 厂 書面

コンピューク読み取り可能な形式

この国際出版と共にコンピュータ読み取り可能な形式により提出された。

出版後に、調査のために、この国際調査機関に提出された

- 3. 「さらに、配列来又は配列来に関連するゲーブルを提出した場合に、出版後に提出した配列者しくは追加して提出した配列が出源時に提出した配列を同一である旨、又は、出版時の開示を超える事項を含まない旨の解述者の提出があった。
- 4. 補足意見:

国際調査機関の見解書

第V棚	新規性、	進歩性又は産業上の利用可能性についてのPCT規則 43 の 2.1(a)(i)に定める 見解、
	2-わたり	(分え かが 以 7 6党 8日

1. 見解

2. 文献及び説明

文献1:JP 2000-348168 A(ソニー株式会社) 2000.12.15, 第4棚第34行-第10棚38行、第3-第4図

文献2:JP 7-220059 A (富士通株式会社) 1995.08.18, 第6 欄第50行-第7欄21行、第5図

請求の範囲1、4、12に係る発明は、国際調査報告に引用された文献1または文献 2に、矩形領域の複数のラインを、連続するカラムアドレスに配置する旨が記載され ているから、新規性、進歩性を有しない。

請求の絶囲2、5に係る発明は、国際調査報告に引用された文献1に、動き補償また は動き検出を行う旨、高速なメモリ(SRAM)を有する旨、及びDRAMから参照 マクロブロックを読み出す旨が記載されていることから、新規性、進歩性を有しない。

また、請求の範囲2、5に係る発明は、国際調査報告に引用された文献1及び文献2により、進歩性を有しない。文献1及び文献2のものは、共に矩形アクセスの高速化を行うものであるから、文献2に記載されたものに、文献1に記載された助き補償または動き検出を行うこと、高速なメモリ(SRAM)を有すること、及びDRAMから参照マクロブロックを読み出す技術を適用することは当業者にとって容易である。

請求の範囲3、6-11に係る発明は、国際調査報告に引用されたいずれの文献にも 記載されておらず、当業者にとって自明のものでもない。

館階機 国際出版に対する意見

請求の範囲、明細書及び図面の明瞭性又は請求の範囲の明細書による十分な裏付についての意見を次に示す。

請求の範囲8及び請求の範囲10は、明細書によって十分に裏付けされていない。

(請求の範囲8および請求の範囲10は、請求の範囲5に従属するものであるが、上記は実際には請求の範囲6を従属するものであると考えられる。)